

ニーモニック	動作	フラグの変化 N Z C I D V	可能な アドレッシングモード	OPコード	命令バイト数	実行サイクル
SBC (Subtract Memory from Accumulator with Borrow)	A - M - C → A, C (C = Borrow)	✓✓✓ -- ✓	Immediate Zero Page Zero Page, X Absolute Absolute, X Absolute, Y (Indirect, X) (Indirect), Y	E9 E5 F5 ED FD F9 E1 F1	2 2 2 3 3 3 2 2	2 3 4 4 4+ 4+ 6 5+
SEC (Set Carry Flag)	1 → C	-- 1 ---	Implied	38	1	2
SED (Set Decimal Mode)	1 → D	---- 1 -	Implied	F8	1	2
SEI (Set Interrupt Disable Status)	1 → I	--- 1 --	Implied	78	1	2
STA (Store Accumulator in Memory)	A → M	-----	Zero Page Zero Page, X Absolute Absolute, X Absolute, Y (Indirect, X) (Indirect), Y	85 95 8D 9D 99 81 91	2 2 3 3 3 2 2	3 4 4 5 5 6 6
STX (Store Index X in Memory)	X → M	-----	Zero Page Zero Page, Y Absolute	86 96 8E	2 2 3	3 4 4
STY (Store Index Y in Memory)	Y → M	-----	Zero Page Zero Page, X Absolute	84 94 8C	2 2 3	3 4 4
TAX (Transfer Accumulator to Index X)	A → X	✓✓ ----	Implied	AA	1	2
TAY (Transfer Accumulator to Index Y)	A → Y	✓✓ ----	Implied	A8	1	2
TSX (Transfer Stack Pointer to Index X)	S → X	✓✓ ----	Implied	BA	1	2
TXA (Transfer Index X to Accumulator)	X → A	✓✓ ----	Implied	8A	1	2
TXS (Transfer Index X to Stack Pointer)	X → S	-----	Implied	9A	1	2
TYA (Transfer Index Y to Accumulator)	Y → A	✓✓ ----	Implied	98	1	2

●ニーモニック解説

ADC (Add Memory to Accumulator with Carry)

アキュムレーターの値に、オペランドで指定したイミーディエイト値、または指定したアドレスのメモリの値を加える加算命令です。前の章でも述べたように、6502にはキャリーフラグを含まない加算命令がないので、1バイトの足し算、あるいは複数バイトの数字のいちばん下のバイトの足し算、つまり無条件で繰り上がりがない足し算を実行する場合には、CLC 命令などを使ってキャリーフラグをクリアしてから、この命令を実行します。